

МИНОБРАЗОВАНИЯ РОССИИ
БАЛТИЙСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
«ВОЕНМЕХ» ИМ. Д.Ф. УСТИНОВА



**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА**

Направление/специальность подготовки	11.05.01 Радиоэлектронные системы и комплексы
Специализация/профиль/ программа подготовки	Радиолокационные системы и комплексы
Уровень высшего образования	Специалитет
Форма обучения	Очная
Факультет	И Информационных и управляющих систем
Выпускающая кафедра	И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ
Кафедра-разработчик рабочей программы	И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ

КУРС	СЕМЕСТР	ОБЩАЯ ТРУДОЁМКОСТЬ (ЗАЧЕТНЫХ ЕДИНИЦ)	ОБЩАЯ ТРУДОЁМКОСТЬ	ЧАСЫ (по наличию видов занятий)								ВИД ПРОМЕЖУТОЧНОГО КОНТРОЛЯ
				АУДИТОРНЫЕ ЗАНЯТИЯ				САМОСТОЯТЕЛЬНАЯ РАБОТА				
				ВСЕГО	ЛЕКЦИИ	ЛАБОРАТОРНЫЙ ПРАКТИКУМ	ПРАКТИЧЕСКИЕ ЗАНЯТИЯ	ВСЕГО	КУРСОВОЙ ПРОЕКТ	КУРСОВАЯ РАБОТА	ДРУГИЕ ВИДЫ САМОСТ. РАБОТЫ	
3	6	4	144	68	34	0	34	76	0	18	58	ЭКЗ.

Начальник отдела основных
образовательных программ
Гусина А.А./

Санкт-Петербург
2021 г.

ЛИСТ СОГЛАСОВАНИЯ

РАБОЧАЯ ПРОГРАММА СОСТАВЛЕНА В СООТВЕТСТВИИ С ТРЕБОВАНИЯМИ ФЕДЕРАЛЬНОГО
ГОСУДАРСТВЕННОГО ОБРАЗОВАТЕЛЬНОГО СТАНДАРТА ВЫСШЕГО ОБРАЗОВАНИЯ (ФГОС ВО)

11.05.01 Радиоэлектронные системы и комплексы

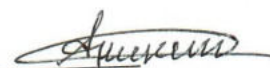
Программу составил:

Кафедра И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ
Сотникова Наталья Викторовна, к.т.н., доцент



Эксперт:

Аннин С.И., в.н.и.и.и. сокр АО "Заслон"
к.т.н.



Программа рассмотрена
на заседании кафедры-разработчика
рабочей программы И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ

Заведующий кафедрой Страхов С.Ю., д.т.н., проф.



Программа рассмотрена
на заседании выпускающей кафедры рабочей программы

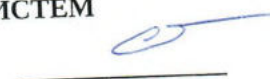
И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ

Заведующий кафедрой Страхов С.Ю., д.т.н., проф.



ФАКУЛЬТЕТ "И" ИНФОРМАЦИОННЫХ И УПРАВЛЯЮЩИХ СИСТЕМ

Декан Страхов С.Ю., д.т.н., проф.



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА

Разделы рабочей программы

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ
2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО
3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ
4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ
5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ
6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Приложения к рабочей программе дисциплины

- Приложение 1. Аннотация рабочей программы
- Приложение 2. Технологии и формы обучения
- Приложение 3. Оценочные средства и методики их применения
- Приложение 4. Лист изменений, вносимых в рабочую программу

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целью освоения дисциплины является формирование следующих компетенций:

ОПК-5 — способность выполнять опытно-конструкторские работы с учетом требований нормативных документов в области радиоэлектронной техники и информационно-коммуникационных технологий
ОПК-8 — способность использовать современные программные и инструментальные средства компьютерного моделирования для решения различных исследовательских и профессиональных задач
ПСК-1 — способность осуществлять анализ состояния научно-технической проблемы, определять цели и выполнять постановку задач проектирования
ПСК-2 — способность разрабатывать структурные и функциональные схемы радиоэлектронных систем и комплексов, а также принципиальные схемы радиоэлектронных устройств с применением современных САПР и пакетов прикладных программ
ПСК-3 — способность осуществлять проектирование конструкций электронных средств с применением современных САПР и пакетов прикладных программ
ПСК-4 — способность разрабатывать цифровые радиотехнические устройства на современной цифровой элементной базе с использованием современных пакетов прикладных программ

Формированию компетенций служит достижение следующих результатов образования:

ОПК-5

знания:

знать нормативные документы для выполнения опытно-конструкторских работ в области радиоэлектроники;

умения:

уметь применять нормативные документы при выполнении чертежей микропроцессорных устройств;

ОПК-8

знания:

знать перечень прикладных программ для подготовки текстовой и конструкторского -технологической документации; знать нормативные документы для подготовки текстовой и конструкторского -технологической документации;;

умения:

уметь пользоваться прикладными программами для подготовки текстовой и конструкторского -технологической документации;;

навыки:

иметь навык создания отчетов по практическим работам с использованием нормативной документации и пакетов прикладных программ на ПК;

ПСК-1

знания:

принципы построения микропроцессорных устройств различной сложности и назначения;;

умения:

уметь самостоятельно осуществлять поиск технического описания функциональных устройств микропроцессорных систем;;

навыки:

иметь навыки работы со справочной литературой;.

ПСК-2

знания:

иметь представление роли и места микропроцессорных устройств при разработке, производстве и эксплуатации современных радиоэлектронных систем, знание основных характеристик, умение грамотно ими пользоваться;;

умения:

практические умения работы с программируемыми микросхемами;;

навыки:

иметь навык разработки микропроцессорного устройства по заданным требованиям;.

ПСК-3

знания:

знание принципов работы микропроцессорных устройств, системы команд и способов адресации операндов;;

умения:

умение синтезировать структуру микропроцессорного устройства по заданным требованиям;;

навыки:

иметь навык моделирования работы микропроцессорных устройств в САПР;

ПСК-4

знания:

знание современной элементной базы для разработки цифровых радиотехнических устройств;

умения:

уметь моделировать работу цифровых радиотехнических устройств в САПР;

навыки:

иметь навык разработки цифрового микропроцессорного устройства на основе современной элементной базы.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО

Дисциплина **МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА** является дисциплиной **обязательной части блока 1** программы подготовки по направлению *11.05.01 Радиоэлектронные системы и комплексы*.

Содержание дисциплины является логическим продолжением дисциплин: **ЦИФРОВЫЕ И ИМПУЛЬСНЫЕ УСТРОЙСТВА**.

Содержание дисциплины является основой для освоения дисциплин: **ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И СИСТЕМЫ**.

Предварительные компетенции, сформированные у обучающегося до начала изучения дисциплины:

- ОПК-2 — Способен выявлять естественнонаучную сущность проблем, возникающих в ходе профессиональной деятельности, и применять соответствующий физико-математический аппарат для их формализации, анализа принятия решения
- ОПК-4 — Способен проводить экспериментальные исследования и владеть основными приемами обработки и представления экспериментальных данных
- ОПК-8 — Способен использовать современные программные и инструментальные средства компьютерного моделирования для решения различных исследовательских и профессиональных задач
- ПСК-2 — Способен разрабатывать структурные и функциональные схемы радиоэлектронных систем и комплексов, а также принципиальные схемы радиоэлектронных устройств с применением современных САПР и пакетов прикладных программ
- ПСК-4 — Способен разрабатывать цифровые радиотехнические устройства на современной цифровой элементной базе с использованием современных пакетов прикладных программ
- ПСК-5 — Способен выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ
- ПСК-6 — Способен решать задачи оптимизации существующих и новых технических решений в условиях априорной необходимости с применением пакетов прикладных программ

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 4 з.е., 144 ч.

3.1. Содержание (дидактика) дисциплины

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %					
				ВСЕГО	Лекции	Практические занятия		ОПК-5	ОПК-8	ПСК-1	ПСК-2	ПСК-3	ПСК-4
3	6	Раздел 1. Общие сведения о микропроцессорном устройстве. Структура микропроцессорного устройства. Формат команд и способы адресации операндов. Система команд. Классификация языков программирования. Структура микропроцессорного устройства. Формат команд и способы адресации операндов. Система команд. Классификация языков программирования.	9	2	2	0	7	20	20	20	20	20	20
3	6	Раздел 2. Основные функциональные узлы микропроцессорного устройства. Арифметико-логическое устройство. Регистры различного назначения. Программный счетчик. Дешифратор команд.	30	24	8	16	6	20	20	20	20	20	20
3	6	Раздел 3. Микропроцессорный комплект КР580. Построение микропроцессорного устройства на основе КР580ВМ80. Организация управления в микросистеме на базе КР580ВМ80. Функционирование МПЦ в режиме прерывания, в режиме захвата. Диаграмма переходов машинного цикла. Программируемый таймер КР580ВИ53. Адаптер последовательного интерфейса КР580ВВ51. Адаптер параллельного интерфейса КР580ВВ55.	35	20	8	12	15	20	20	20	20	20	20
3	6	Раздел 4. Микроконтроллеры. Общие сведения о микроконтроллерах. Основные характеристики микроконтроллеров. 8-разрядных МК с ядром MCS-51 и PIC-16.	29	14	8	6	15	20	20	20	20	20	20
3	6	Раздел 5. Программируемые логические интегральные схемы (ПЛИС). Общие сведения о ПЛИС. Особенности ПЛИС. Структура. Программируемая матричная логика (ПТМЛ). Программируемые логические матрицы (ПЛМ).	41	8	8	0	33	20	20	20	20	20	20
Всего за 6 семестр			144	68	34	34	76	100	100	100	100	100	100
Всего по дисциплине			144	68	34	34	76	100	100	100	100	100	100

3.2. Аудиторный практикум

№ п/п	Номер и наименование раздела дисциплины	Тема практического занятия	Объем, ауд. часов
1	Раздел 2. Основные функциональные узлы микропроцессорного устройства.	Исследование работы микросхемы арифметико-логического устройства в Multisim	4
2		Синтез и моделирование работы синхронного 4-х разрядного счетчика в Multisim	4
3		Моделирование работы сдвигового регистра в Multisim	4
4		Моделирование работы шифратора/дешифратора в Multisim4	4
5	Раздел 3. Микропроцессорный комплект КР580.	Изучение микросхемы программируемого таймера КР580ВИ53	4
6		Изучение микросхемы адаптера последовательного интерфейса КР580ВВ51	4
7		Изучение микросхемы адаптера	4

		параллельного интерфейса KP580BB55.	
8	Раздел 4. Микроконтроллеры.	Работа с микроконтроллером 8051 в Multisim	6
Всего за 6 семестр			34

3.3. Самостоятельная работа студента (СРС)

№ п/п	Номер и наименование раздела дисциплины	Содержание учебного задания	Объем, часов
1	Раздел 1. Общие сведения о микропроцессорном устройстве.	Изучение предусмотренных программой дидактических единиц раздела 1 с использованием рекомендуемой литературы	7
2	Раздел 2. Основные функциональные узлы микропроцессорного устройства.	Изучение предусмотренных программой дидактических единиц раздела 2 с использованием рекомендуемой литературы	6
3	Раздел 3. Микропроцессорный комплект KP580.	Изучение предусмотренных программой дидактических единиц раздела 3 с использованием рекомендуемой литературы	15
4	Раздел 4. Микроконтроллеры.	Изучение предусмотренных программой дидактических единиц раздела 4 с использованием рекомендуемой литературы	15
5	Раздел 5. Программируемые логические интегральные схемы (ПЛИС).	Изучение предусмотренных программой дидактических единиц раздела 5 с использованием рекомендуемой литературы	15
6		Выполнение разделов курсовой работы	18
Всего за 6 семестр			76

3.4. Курсовая работа

СОДЕРЖАНИЕ ЭТАПА	ПЕРИОД ИСПОЛНЕНИЯ (недели семестра)	ПЛАНИРУЕМОЕ ВРЕМЯ (час)
Этап 1. Выдача технического задания на курсовую работу	1 - 2	2
Этап 2. Обоснование и выбор метода решения задачи.	3 - 4	2
Обоснование и выбор метода решения задачи	5 - 11	6
Этап 3. Выполнение расчётов согласно техническому заданию	12 - 13	4
Этап 4. Проверка и оценка результатов	14 - 15	2
Этап 5. Оформление расчётно-пояснительной записки и графических материалов	16 - 17	2
Этап 6. Проверка КР руководителем и защита КР		18
Всего за 6 семестр		

4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

СЕМЕСТР	НЕДЕЛИ СЕМЕСТРА																
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
6	ТекК	Задан	Задан	Задан	Задан	Задан		Задан	Задан		Задан		Задан				

Условные обозначения:

- ТекК – вопросы для текущего контроля;
- Задан – задание.

Текущая аттестация студентов проводится в дискретные временные интервалы в следующих формах:

- вопросы для текущего контроля;
- задание.

Рубежная аттестация студентов производится по итогам половины семестра в следующих формах:

- вопросы для текущего контроля;
- задание.

Промежуточная аттестация проводится в формах:

- экзамен.

5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

5.1. Основная литература по дисциплине:

1. А. М. Сажнев. Цифровые устройства и микропроцессоры. Москва: Юрайт, 2020, эл. рес.
2. В. В. Гуров. Микропроцессорные системы. Москва: ИНФРА-М, 2019, эл. рес.
3. И. В. Петров. Программируемые контроллеры. Стандартные языки и приемы прикладного проектирования. Москва: СОЛОН-Пресс, 2016, эл. рес.
4. М. Предко. PIC-микроконтроллеры: архитектура и программирование. Саратов: Профобразование, 2017, эл. рес.
5. У. Соммер. Программирование микроконтроллерных плат Arduino/Freduino. СПб.: БХВ-Петербург, 2013, 12 экз.

5.2. Дополнительная литература по дисциплине:

не требуется.

5.3. Периодические издания:

1. Радиотехника – XXI век.

5.4. Перечень ресурсов информационно-телекоммуникационной сети "Интернет", необходимых для освоения дисциплины, электронные библиотечные системы:

1. <http://e.lanbook.com> — ЭБС Лань;
2. <http://library.voenmeh.ru/> — Фундаментальная библиотека БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.

5.5. Программное обеспечение:

1. NI Multisim - академическая версия.

5.6. Информационные технологии:

взаимодействие с обучающимися посредством ЭИОС Moodle БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.

6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

6.1. Лекционные занятия:

специализированные требования по оборудованию отсутствуют; аудитория с посадочными местами по количеству студентов; доска.

6.2. Практические занятия:

1. Проектор;
2. NI Multisim - академическая версия.

6.3. Прочее:

1. рабочее место преподавателя, оснащенное компьютером с доступом в Интернет;
2. рабочие места студентов, оснащенные компьютерами с доступом в Интернет, предназначенные для работы в электронной образовательной среде.

Аннотация рабочей программы

Дисциплина **МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА** является дисциплиной **обязательной части блока 1** программы подготовки по направлению *11.05.01 Радиоэлектронные системы и комплексы*. Дисциплина реализуется на факультете И Информационных и управляющих систем БГТУ "ВОЕНМЕХ" им. Д.Ф. Устинова кафедрой И4 РАДИОЭЛЕКТРОННЫЕ СИСТЕМЫ УПРАВЛЕНИЯ.

Дисциплина нацелена на формирование *компетенций*:

ОПК-5 способность выполнять опытно-конструкторские работы с учетом требований нормативных документов в области радиоэлектронной техники и информационно-коммуникационных технологий;
ОПК-8 способность использовать современные программные и инструментальные средства компьютерного моделирования для решения различных исследовательских и профессиональных задач;
ПСК-1 способность осуществлять анализ состояния научно-технической проблемы, определять цели и выполнять постановку задач проектирования;
ПСК-2 способность разрабатывать структурные и функциональные схемы радиоэлектронных систем и комплексов, а также принципиальные схемы радиоэлектронных устройств с применением современных САПР и пакетов прикладных программ;
ПСК-3 способность осуществлять проектирование конструкций электронных средств с применением современных САПР и пакетов прикладных программ;
ПСК-4 способность разрабатывать цифровые радиотехнические устройства на современной цифровой элементной базе с использованием современных пакетов прикладных программ.

Содержание дисциплины охватывает круг вопросов, связанных с основами построения и функционирования микропроцессорных устройств.

Программой дисциплины предусмотрены следующие **виды контроля**:

Текущая аттестация студентов проводится в дискретные временные интервалы в следующих формах:

- вопросы для текущего контроля;
- задание.

Рубежная аттестация студентов производится по итогам половины семестра в следующих формах:

- вопросы для текущего контроля;
- задание.

Промежуточная аттестация проводится в формах:

- экзамен.

Общая трудоемкость освоения дисциплины составляет **4 з.е., 144 ч.** Программой дисциплины предусмотрены лекционные занятия (**34 ч.**), практические занятия (**34 ч.**), самостоятельная работа студента (**76 ч.**).

ТЕХНОЛОГИИ И ФОРМЫ ОБУЧЕНИЯ

Рекомендации по освоению дисциплины для студента

Трудоемкость освоения дисциплины составляет 144 ч., из них 68 ч. аудиторных занятий, и 76 ч., отведенных на самостоятельную работу студента.

Рекомендации по распределению учебного времени по видам самостоятельной работы и разделам дисциплины приведены в таблице.

Контроль освоения дисциплины производится в соответствии с Положением о текущем, рубежном контроле успеваемости и промежуточной аттестации обучающихся.

Формы контроля и критерии оценивания приведены в приложении 3 к Рабочей программе.

Наименование работы	Рекомендуемая литература	Трудоемкость, час.
Раздел 1. Общие сведения о микропроцессорном устройстве.		
Изучение предусмотренных программой дидактических единиц раздела 1 с использованием рекомендуемой литературы	В. В. Гуров. Микропроцессорные системы: Москва: ИНФРА-М, 2019 (1,2,3) М. Предко. PIC-микроконтроллеры: архитектура и программирование: Саратов: Профобразование, 2017 (1,2) А. М. Сажнев. Цифровые устройства и микропроцессоры: Москва: Юрайт, 2020 (1,2) У. Соммер. Программирование микроконтроллерных плат Arduino/Freeduino: СПб.: БХВ-Петербург, 2013 (1,2)	7
Итого по разделу 1		7
Раздел 2. Основные функциональные узлы микропроцессорного устройства.		
Изучение предусмотренных программой дидактических единиц раздела 2 с использованием рекомендуемой литературы	А. М. Сажнев. Цифровые устройства и микропроцессоры: Москва: Юрайт, 2020 (1,2)	6
Итого по разделу 2		6
Раздел 3. Микропроцессорный комплект КР580.		
Изучение предусмотренных программой дидактических единиц раздела 3 с использованием рекомендуемой литературы	В. В. Гуров. Микропроцессорные системы: Москва: ИНФРА-М, 2019 (1,2)	15
Итого по разделу 3		15
Раздел 4. Микроконтроллеры.		
Изучение предусмотренных программой дидактических единиц раздела 4 с использованием рекомендуемой литературы	У. Соммер. Программирование микроконтроллерных плат Arduino/Freeduino: СПб.: БХВ-Петербург, 2013 (1,2) М. Предко. PIC-микроконтроллеры: архитектура и программирование: Саратов: Профобразование, 2017 (1,2,3)	15
Итого по разделу 4		15
Раздел 5. Программируемые логические интегральные схемы (ПЛИС).		
Изучение предусмотренных программой дидактических единиц раздела 5 с использованием рекомендуемой литературы	И. В. Петров. Программируемые контроллеры. Стандартные языки и приемы прикладного проектирования: Москва: СОЛОН-Пресс, 2016 (1,2)	15
Выполнение разделов курсовой работы		18
Итого по разделу 5		33

ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ

Фонды оценочных средств, позволяющие оценить результаты обучения по данной дисциплине, включают в себя:

- вопросы для текущего контроля;
- задание;
- экзамен.

Критерии оценивания

Вопросы для текущего контроля

Студенту предлагается 5 вопросов по результатам прохождения раздела, на которые необходимо дать правильный ответ. Перечень вопросов - в УМК.

Задание

Студенту выдается задание, предполагающее моделирование в САПР по заданной тематике, по результатам выполнения которого студент формирует отчет и отвечает на вопросы преподавателя. После этого задание считается выполненным

Экзамен

На экзамене студенту предлагается 2 теоретических вопроса. При ответе на один вопрос студент получает оценку "удовлетворительно". При неполном ответе на два вопроса - "хорошо". При развернутом ответе на два вопроса - "Отлично".

Паспорт фонда оценочных средств

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %						НАИМЕНОВАНИЕ ОЦЕНОЧНОГО СРЕДСТВА
				ВСЕГО	Лекции	Практические занятия		ОПК-5	ОПК-8	ПСК-1	ПСК-2	ПСК-3	ПСК-4	
3	6	Раздел 1. Общие сведения о микропроцессорном устройстве.	9	2	2	0	7	20	20	20	20	20	20	Вопросы для текущего контроля
3	6	Раздел 2. Основные функциональные узлы микропроцессорного устройства.	30	24	8	16	6	20	20	20	20	20	20	Задание
3	6	Раздел 3. Микропроцессорный комплект КР580.	35	20	8	12	15	20	20	20	20	20	20	Задание
3	6	Раздел 4. Микроконтроллеры.	29	14	8	6	15	20	20	20	20	20	20	Задание
3	6	Раздел 5. Программируемые логические интегральные схемы (ПЛИС).	41	8	8	0	33	20	20	20	20	20	20	Вопросы для текущего контроля
Всего за 6 семестр			144	68	34	34	76	100	100	100	100	100	100	
Всего по дисциплине			144	68	34	34	76	100	100	100	100	100	100	